

Motherboard ATX Asus TUF Gaming B650-Plus WiFi SktAM5 Socket AM5

	CPU 1	CPU 2
Descrição	AMD Ryzen™ Embedded 7700X	AMD Ryzen™ 9 7950X3D
Imagem		
Fabricante	AMD	AMD
Núcleos	8	16
Theads	16	32
Cache L1	512 KB	1024 KB
Cache L2	8 MB	16 MB
Cache L3	32 MB	128 MB
Frequência Base	4,5 GHz	4,2 GHz
Frequência Máxima	Até 5,4 GHz	Até 5,7 GHz
Preço	328,00€	708,90€

	RAM 1	RAM 2
Imagem	 Acer Predator Vesta II	 Vengeance RGB Black CL32
Fabricante	Acer	Corsair
Tipo de Memória	DDR5	DDR5
Velocidade	6000 MHz	6400 MHz
Quantidade	32 GB	32 GB
Preço	128,07€	129,90 €

RESPONDA ÀS QUESTÕES:

- **O que é o CPU?**

CPU (*Central Process Unit*) é o principal item de hardware do computador, também é conhecido como processador. A CPU é responsável por calcular e realizar tarefas determinadas pelo usuário e é considerado o cérebro do computador.

- **Distinga thread de núcleo**

Os núcleos são componentes presentes. Uma thread é o espaço de trabalho do núcleo, onde as tarefas que o núcleo está executando estão contidas. Alguns núcleos podem executar mais de uma ação ao mesmo tempo, dando a eles mais de uma thread por núcleo.

- **Qual a função da memória cache?**

A memória cache do processador é uma memória de acesso rápido localizada próximo ou dentro do núcleo do chip. A função do cache é servir como armazenamento temporário de dados.

- **Defina Ram?**

A memória RAM é um tipo de armazenamento temporário, que facilita o acesso do processador aos dados guardados no HD. Ela não é responsável pela armazenagem de informações de forma permanente, pois funciona como se fosse um cache.

É nesse espaço que o processador realiza as armazenagens temporárias necessárias aos seus cálculos durante o funcionamento do computador, e onde ele também guarda tudo aquilo que necessita realizar acesso rápido.

- **O que significa DDR**

DDR (*Double Data Rate*, ou Taxa de Dados Dupla) é uma tecnologia usada nas memórias RAM que consegue melhorar a performance de computadores e smartphones.

O diferencial da tecnologia DDR está em sua capacidade de realizar o dobro de operações por ciclo de clock em relação ao padrão anterior.